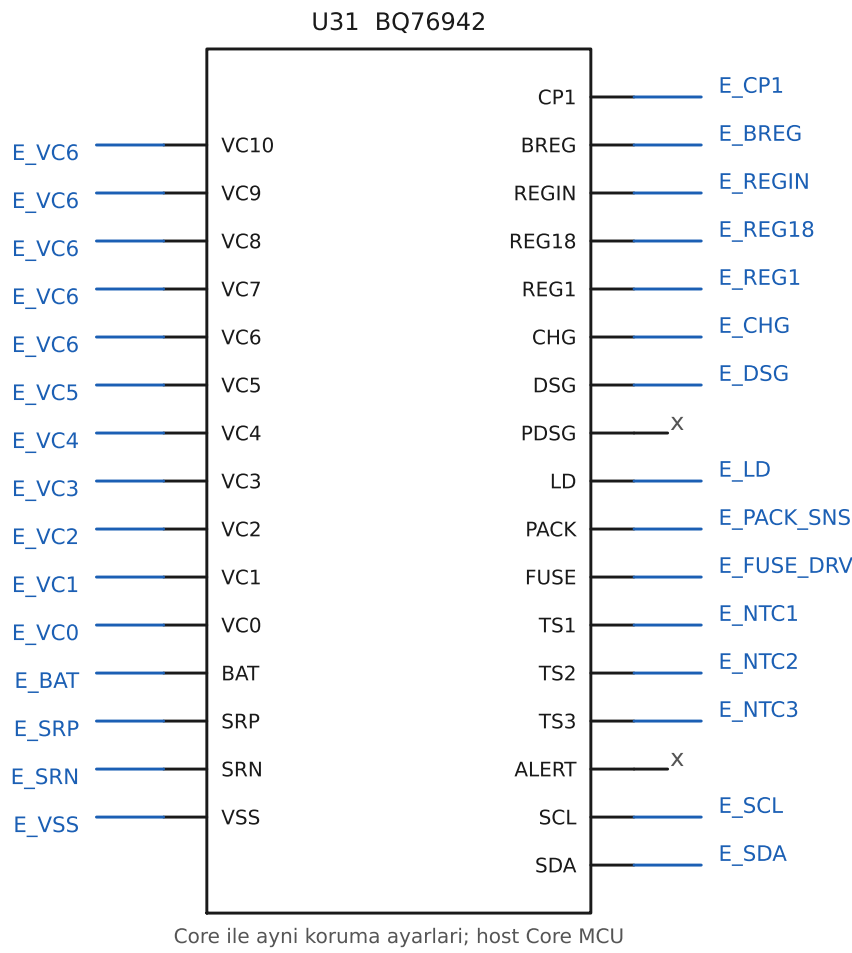
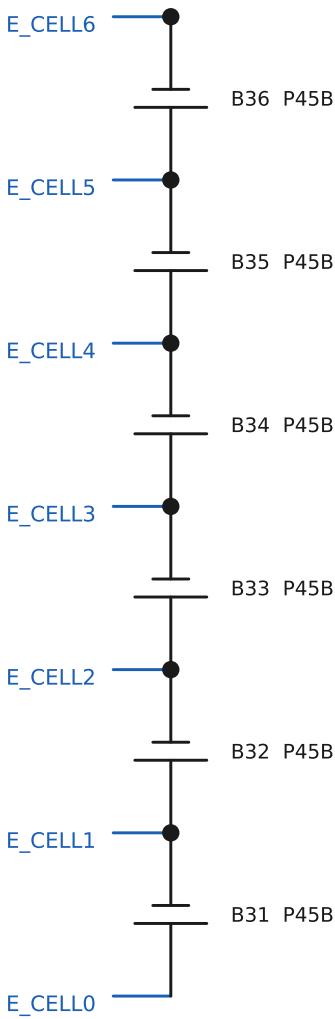
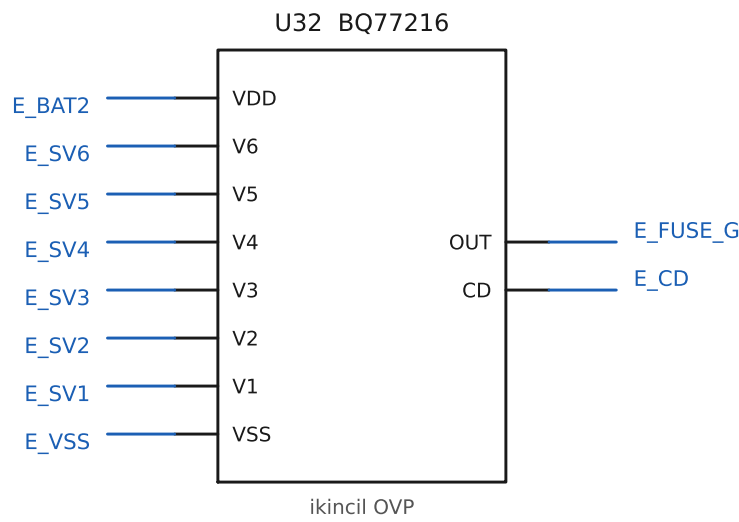
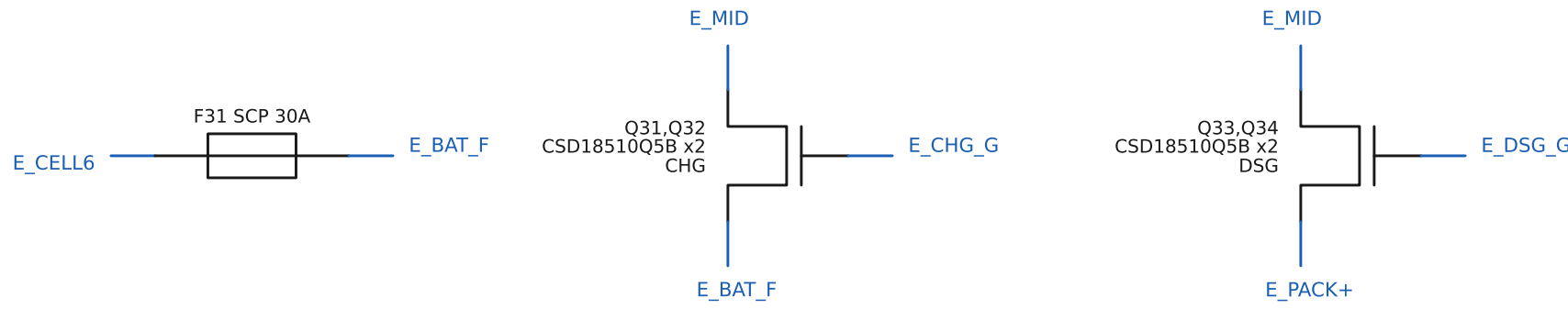
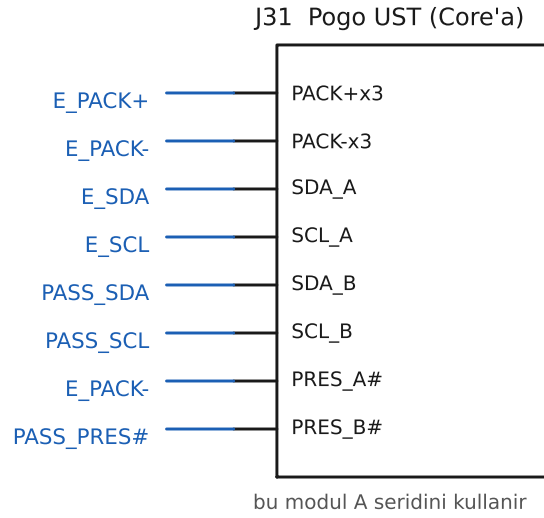




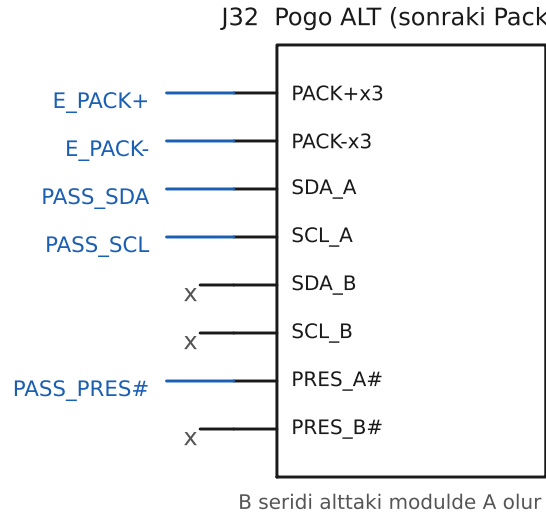
Core ile aynı koruma ayarları; host Core MCU



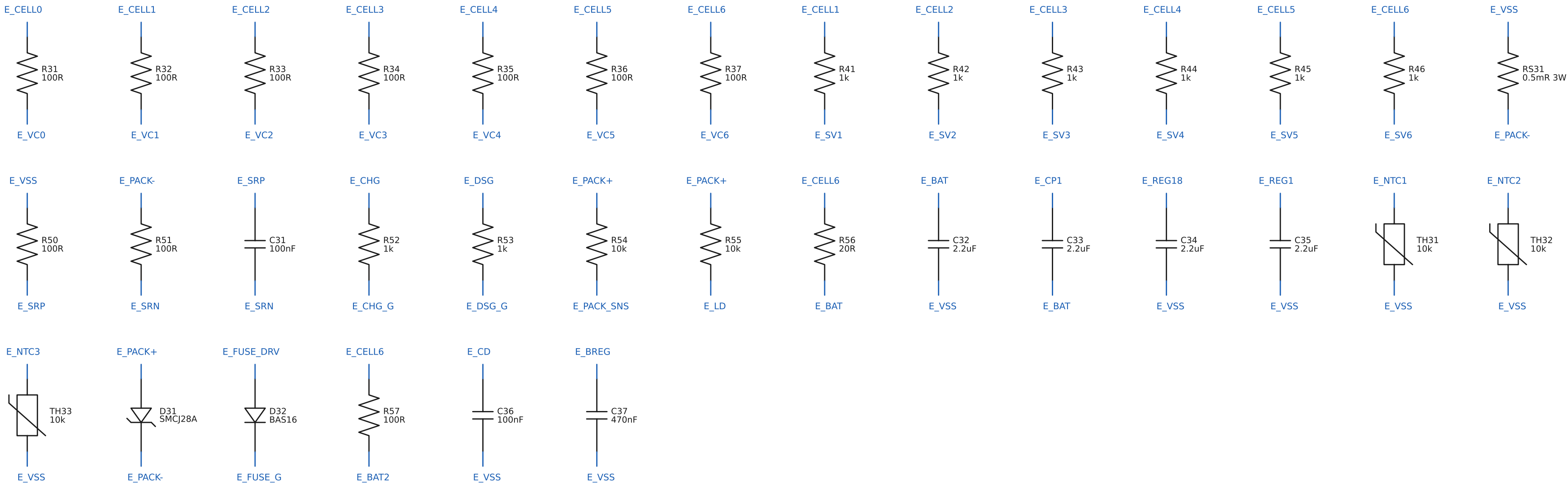
ikincil OVP



bu modul A seridini kullanır



B seridi alttaki module A olur



Serit kaydırma: J31'in B serit hatları (SDA, B/SCL, B/PRES_B#) J32'de A konumuna tasınır. Böylece Core'a en yakın modul A kanalını, altındaki modul Core'un B kanalını görür; iki aynı modul aynı I2C adresiyle çalışmadan çalışır (TCA9543A kanalları). PRES_A# modul içinde PACK-ye bağlıdır -> Core 'modül var' algılar. Sigorta F31 -> FET etkinleştirme, Core kontrolü olmadan kapalı. Q35 (sigorta atesleme, 2N7002K), F31 ısıtıcı ve Q36 (BREG, MMBT5551) bağlantıları Core sayfası 2 ile ayrıdır.